

السيرة الذاتية

معلومات شخصية

- معلومات عامة
 - الاسم واللقب: بن ناصر عماد
 - أستاذ محاضر في معهد العلوم والتقنيات التطبيقية، تخصص شبكات واتصالات سلكية ولاسلكية، جامعة أم البواقي، الجزائر
 - البريد الإلكتروني: benacer.imad@univ-oeb.dz / benacerimad@gmail.com
 - الهاتف: 0666421343
- الهوية الرقمية:
 - <https://scholar.google.com/citations?hl=fr&user=SApXrR0AAAAJ> :Google Scholar
 - <https://www.researchgate.net/profile/Imad-Benacer-2> :ReaserchGate.
 - <https://orcid.org/0000-0002-3063-9695> :ORCID

التكوين والشهادات

- دكتوراه في: ميكرو-إلكترونيك
- ماجستير في: ميكرو-إلكترونيك
- مهندس في: الالكترونيك تخصص مراقبة

الوظائف والمهام

- أستاذ محاضر قسم "ب" معهد التكنولوجيا، جامعة أم البواقي، الجزائر
- مكلف بتسيير تخصص شبكات واتصالات سلكية ولاسلكية

المقاييس المدرسة

- مشروع شخصي ومهني
- الالكترونيات الرقمية
- الالكترونيك
- لغات وصف الأجهزة (HDL)

منشورات دولية

- I. Benacer and Z. DIBI, "Modeling and Simulation of Organic Field Effect Transistor (OFET) Using Artificial Neural Networks," *International Journal of Advanced Science & Technology*, vol. 66, 2014.
- F. Moulahcene, N. Bouguechal, I. Benacer, "Design of CMOS Two stage Operational Amplifier for ECG Monitoring System Using 90nm Technology," *International Journal of Automation and Computing*, Vol. 6, Issue. 5, pp. 55-66, 2014.

- I. Benacer and Z. DIBI, "Extracting Parameters of OFET before and after Threshold Voltage using Genetic Algorithms," International Journal of Automation and Computing, Vol. 13, Issue. 4, 2016.
- F. Bouguerra, I. Benacer, L. Saidi" MLP and RBF symbol tracking with 16 QAM modulation over multipath distorted channel," International Conference on Advanced Systems and Electric Technologies, 2017.
- F. Moulahcene, I. Benacer, "Chopper-stabilized Fully Differential Amplifier for Portable ECG Monitoring Systems using 90 nm Technology," International Conference on on Electrical, Computer and Energy Technologies (ICECET), 2021.

مجال الاهتمام وكفاءات أخرى

- تشمل اهتماماتي البحثية نمذجة ومحاكاة المقاحل العضوية التي تحوي طبقات رقيقة باستخدام الذكاء الاصطناعي . بالإضافة إلى ذلك ، أنا مهتم ببرمجة بطاقات FPGA والإشارات الرقمية والمختلطة للدوائر الإلكترونية المتكاملة وأنظمة الوقت الفعلي.