

	8h : 15 à 9h : 45	9h : 45 à 11h : 15	11h : 15 à 12h : 45	12h : 45 à 13h : 30	13h : 30 à 15h : 00	15h : 00 à 16h : 30
Dimanche	Conception des systèmes à µprocesseurs Cours Debbache		Systèmes asservis numériques Cours Ourzifi	Pause	Systèmes asservis numériques TD Ourzifi	
Lundi	Anglais Technique et terminologie Cours Dib Salle 28	Traitement avancé du signal Cours Djouambi	Traitement avancé du signal TD Djouambi		Systèmes asservis numérique / Traitement avancé du signal TP Ourzifi + Djouambi	
Mardi	Concept des syst à µprocesseurs TD Debbache	Radioidentification Cours Debbache	Concept des syst à µprocesseurs TP Debbache			
Mercredi	Programmation orientée objet Cours Mouetsi	Electronique Numérique Avancée : FPGA et VHDL Cours + T D Megri			ElectroniqueNum Avancée + Programmation orientée objet TP Megri + Mouetsi	
Jeudi		Domotique Cours Ait Kaki				